
Российские разработчики ПО на выставке «ЭкспоЭлектроника -2016»: опыт ЭРЕМЕКС

На авторитетном отраслевом мероприятии, которое состоялось в середине марта в Москве, свои экспозиции представили более 400 компаний из России, Белоруссии, Бельгии, Венгрии, Великобритании, Германии, Израиля, Италии, Китая, Латвии, Норвегии, России, Сингапура, США, Тайваня, Франции, Чехии, Швейцарии, Швеции, Японии. В течение трех дней гостями выставки стали более 11 000 человек.

Посетителей, которых в этом году было примерно вдвое больше, чем в прошлом, ожидало 2000 новинок электроники и программного обеспечения.

Яркой частью экспозиции стала продукция компании «Эремекс», которая представила первую отечественную САПР электроники со сквозным циклом проектирования [Delta Design](#). Система, вызвавшая живой интерес гостей мероприятия, объединяет все инструменты, необходимые для организации сквозного процесса проектирования печатных плат — от создания базы данных радиоэлектронных компонентов до генерации файлов, используемых в производстве. В состав Delta Design входит не имеющий аналогов высокопроизводительный топологический трассировщик печатных плат [Topological Router](#), который позволяет в несколько раз сократить время трассировки при повышении качественных характеристик и снижении себестоимости спроектированных в нём печатных плат. Другой компонент — SPICE-симулятор [SimOne](#), обеспечивающий полнофункциональное SPICE-моделирование радиоэлектронных схем с применением современных алгоритмов моделирования наряду с традиционным.

Также гостей выставки заинтересовала встраиваемая операционная система жесткого реального времени [FX-RTOS](#), предназначенная для управления специализированными устройствами и способная работать в условиях ограниченных ресурсов — при малых объемах памяти, недостатке

вычислительных мощностей устройства.