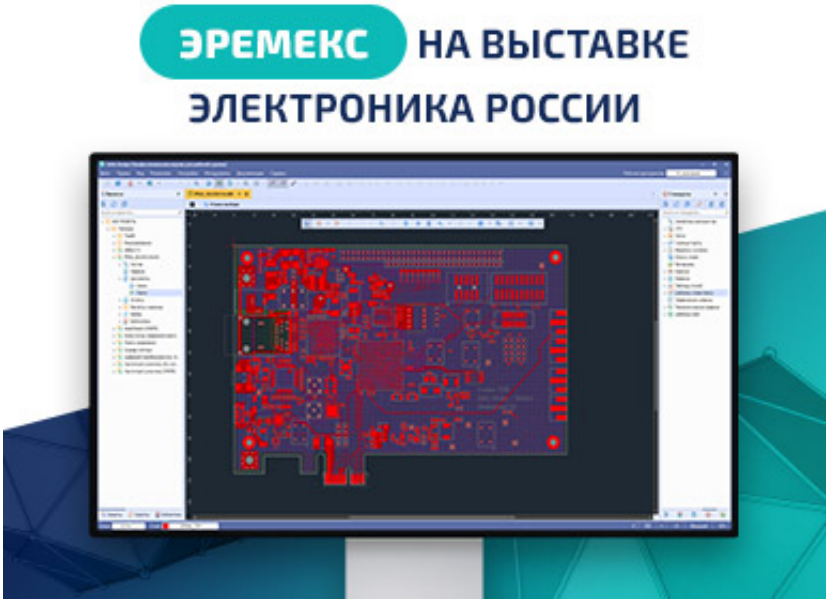
ЭРЕМЕКС на выставке «Электроника России 2023» — комплексный формат и перспективные разработки!



28-30 ноября в Москве пройдет вторая выставка электронной продукции российского производства, организованная под эгидой Минпромторга и направленная на развитие отечественной электронной промышленности.

ЭРЕМЕКС, разработчик первой современной российской САПР электроники, реализует комплексный формат участия, который позволит максимально полно представить основные направления развития программных продуктов компании и организовать эффективное взаимодействие с заказчиками по ключевым вопросам.

В рамках нашей экспозиции будут демонстрироваться актуальные версии Delta Design и DeltaCAM, а также перспективные разработки – альфа-версия кроссплатформенной САПР Delta Design (под Linux) и калькулятор для расчета волнового сопротивления на печатной плате (презентацию можно будет увидеть 29 ноября на семинаре). Представители ЭРЕМЕКС проконсультируют посетителей стенда по вопросам работы в программных пакетах, а также касательно реализации пилотных

проектов. Кроме того, предоставят информацию о возможностях получения государственной поддержки на внедрение российской САПР.

В этом году стенд ЭРЕМЕКС будет соседствовать с экспозициями Ассоциации «Консорциум «Базис» и стратегического партнера компании АСКОН.

Ждем Вас на нашем стенде А507, павильон 3, зал 13!

Для получения бесплатного билета можно воспользоваться промокодом: eremex.

Место и время проведения выставки.

28 ноября Сергей Пилкин, генеральный директор АО «ЭРЕМЕКС», примет участие в Круглом столе «Кадры для высокотехнологичных отраслей промышленности Российской Федерации. Вызовы и пути их решения» (13:30 - 15:00, Конференц-зал 1) в рамках деловой программы выставки.

29 ноября мы приглашаем на семинар **«Перспективные разработки ЭРЕМЕКС в области маршрутов проектирования электроники и микроэлектроники»**, который даст слушателям возможность ознакомиться с теми направлениями развития наших программных продуктов, которые мы видим наиболее важными с точки зрения обеспечения отечественных специалистов в области проектирования электроники полнофункциональным инструментом для реализации стоящих перед ними задач.

Мероприятие пройдет с 12:00 до 14:00 в Конференц-зале 2.

Программа семинара

12:00-12:10	**Приветственное слово**
12:1	**DeltaCAM 1.0 – базовый**

0-12:25	**функционал** Доклад посвящен САМ-редактору и его возможностям по предпроизводственной подготовке печатных плат. Будет кратко рассмотрен базовый сценарий работы технолога и предложены инструменты для его прохождения **Попов Сергей**, менеджер по продукту, ЭРЕМЕКС
12:25-12:40	**Работа над кроссплатформенной версией Delta Design** Данная версия планируется к выпуску в 2024 году. Будет рассказано о выборе средств разработки, создании собственной линейки элементов пользовательского интерфейса (контролов), текущем состоянии работ. **Калачик Роман**, старший программист, ЭРЕМЕКС
12:40-12:55	**Калькулятор для расчета волнового сопротивления на печатной плате** Обоснования расчета волнового сопротивления на печатной плате, обзор основных методов расчета и описание численного метода,

	используемого в разработанном калькуляторе. Описание возможностей калькулятора ЭРЕМЕКС (текущее состояния и планы на будущее). Сравнение результатов расчетов волнового сопротивления линий передач. **Кухарук Вячеслав**, инженер по технической поддержке, ЭРЕМЕКС **Ухин Виктор**, инженер по технической поддержке, ЭРЕМЕКС
12:55-13:05	**ПОЛИНОМ: MDM и Delta Design** Текущее состояние инструмента синхронизации проектных данных **Петров Кирилл**, АСКОН
13:05-13:20	**Новые возможности редактора печатных плат в Delta Design 3.7** Обновленные инструменты проектирования платы открывают новые возможности при работе с проводниками, диф.парами, посадочными местами, правилами проектирования и областями металлизации. Доработки в панели «Свойства» позволяют эффективнее управлять

	элементами платы. Улучшения топологического трассировщика TopoR, сокращающее временные затраты на трассировку платы. **Зырин Игорь**, старший инженер по тестированию, ЭРЕМЕКС
13:20-13:30	**САПР микроэлектроники. От высокоуровневого проектирования до низкоуровневого синтеза. Улучшения и новые инструменты** **Малышев Никита**, ведущий разработчик, ЭРЕМЕКС
13:30-13:45	**Методы и средства реверс-инжиниринга при создании и эксплуатации радиоэлектронных средств** **Воруничев Дмитрий**, заместитель директора Института радиоэлектроники и информатики, МИРЭА
13:45-13:50	**Розыгрыш приза**

Участие бесплатное. Количество участников ограниченно.

Для прохода на семинар обязательна предварительная регистрация на выставку.

Если у вас возникнут вопросы, пожалуйста, обращайтесь к

организатору семинара:

Надежда Лесина
Тел.: +7 (495) 232-18-64 доб. 11459;
E-mail: les.na@eremex.ru