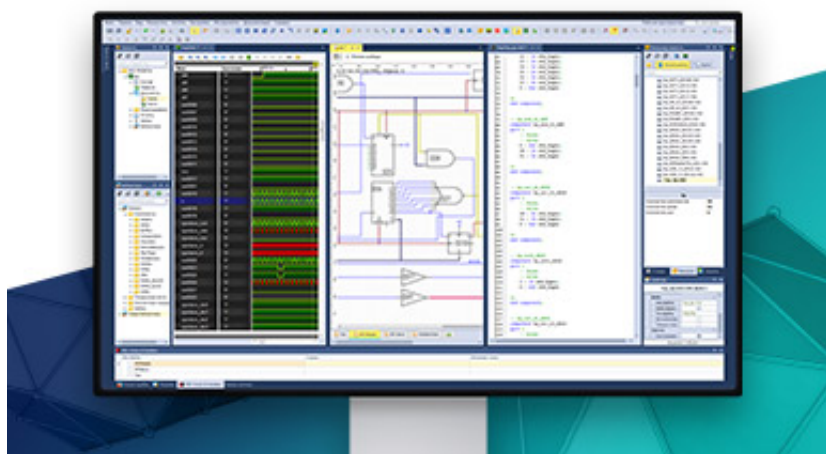

Приглашаем на вебинар «Практическое руководство по моделированию и синтезу FPGA/ASIC»

ВЕБИНАР

26 ДЕКАБРЯ



26 декабря предлагаем специалистам в области разработки радиоэлектронной аппаратуры принять участие в онлайн-семинаре, посвященном разработке и моделированию HDL-проектов для ПЛИС/СБИС (FPGA/ASIC) в программном продукте [Delta Design Simtera](#).

Первый тематический блок будет ориентирован на вопросы схемотехнического проектирования. Будут рассмотрены задачи создания библиотек цифровых компонентов с условно-графическим обозначением, ведения многолистных схем электрических принципиальных и последующего цифрового моделирования по ним.

Во второй части мероприятия основной акцент будет сделан на средствах разработки кодовой базы на языке SystemVerilog – будут подробно разобраны проекты микропроцессора и ЦОС (цифровой обработки сигналов), начиная от их создания, заканчивая поведенческим моделированием и логическим синтезом их RTL-дизайнов. Для этого за последний год в программном модуле Delta Design Simtera появился целый ряд

новых инструментов и возможностей.

На вебинаре Вы сможете узнать о последних обновлениях системы, пообщаться и задать вопросы докладчику. Также у Вас появится возможность поучаствовать в закрытом альфа- и бета-тестировании и получить бесплатную версию системы.

Проведёт онлайн-семинар Малышев Никита, ведущий разработчик компании ЭРЕМЕКС.

Дата и время проведения: 26 декабря 2023 г., 11:00 – 12:10 (время московское).

Участие в мероприятии бесплатное, требуется предварительная регистрация [по ссылке](#).

До встречи на вебинаре!