Практическое руководство по моделированию и синтезу FPGA/ASIC

Предлагаем запись вебинара, прошедшего 26 декабря 2023 г.

Вебинар провел ведущий разработчик ЭРЕМЕКС Никита Малышев.
Первый тематический блок ориентирован на вопросы схемотехнического проектирования. Рассмотрены задачи создания библиотек цифровых компонентов с условно-графическим обозначением, ведения многолистовых схем электрических принципиальных и последующего цифрового моделирования по ним.
Во второй части мероприятия основной акцент сделан на средствах разработки кодовой базы на языке SystemVerilog – подробно разобраны проекты микропроцессора и ЦОС (цифровой обработки сигналов), начиная от их создания, заканчивая поведенческим моделированием и логическим синтезом их RTL-дизайнов. Для этого за последний год в программном модуле Delta Design Simtera появился целый ряд новых инструментов и возможностей

Видео также можно посмотреть на Rutube

С уважением, **команда Delta Design**