# ЭРЕМЕКС на юбилейном форуме «Микроэлектроника 2024» — в фокусе САПР для проектирования и синтеза интегральных микросхем Simtera IC

23—28 сентября Форум «Микроэлектроника 2024» в десятый раз соберет на своей площадке ведущих представителей российской электронной промышленности, предлагая к обсуждению перспективные направления развития отечественной микроэлектроники с участием представителей научного сообщества, государственных структур и бизнеса для выработки совместных решений, направленных на формирование эффективных ответов новым вызовам, защиту национальных интересов и обеспечение технологического суверенитета.

ЭРЕМЕКС традиционно примет активное участие в мероприятии, ставя перед собой цель продемонстрировать специалистам отрасли перспективы развития своих программных продуктов и получить актуальную обратную связь от пользователей.

На стенде компании №77 в выставочной зоне будут представлены:

• Delta Design Simtera IC — САПР для проектирования и синтеза ИМС (ПЛИС, СБИС, СнК), предлагающая следующий функционал:

— работа с базой данных компонентов для разработки в схемотехническом виде (УГО, HDL-модель);

— разработка принципиальных электрических схем;

— разработка функционального описания работы интегральной схемы на языках VHDL, Verilog, SystemVerilog;

— проведение и отображение результатов верификации и поведенческого моделирования;

— проведение и отображение результатов «поведенческого синтеза»;

— проведение и отображение результатов «логического синтеза»;

— экспорт результатов проектирования в сторонние САПР проектирования ИМС.

• Delta Design — первая современная промышленно применяемая в России отечественная САПР, реализующая сквозной цикл проектирования печатных плат, на текущий момент являющаяся платформой для создания САПР других классов.

Экспозиция ЭРЕМЕКС будет дополнена докладами в секции № 6 «Системы проектирования и моделирования электронных компонентов и систем»:

• Тема: «Simtera — Кроссплатформенная САПР для разработки, верификации и отладки RTL описаний устройств (ПЛИС или СБИС) и цифрового моделирования».

Докладчик: Иван Волков, ведущий инженер по применению.

• Тема: «Проблематика и методы реализации проверки логической эквивалентности в системах автоматизированного проектирования систем на кристалле».

Докладчик: Никита Малышев, ведущий разработчик.

Подробно с расписанием деловой программы можно ознакомиться на сайте Форума.

Ждем Вас на выступлениях специалистов ЭРЕМЕКС и на нашем стенде!