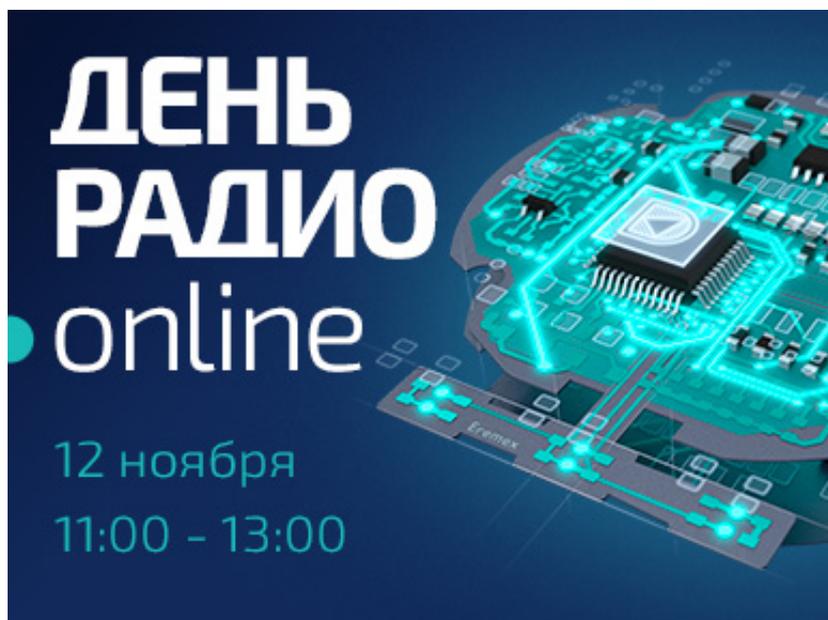

«День Радио ЭРЕМЕКС» - в фокусе развитие САПР электроники и микроэлектроники для отечественных ОС



12 ноября мы приглашаем на свою ежегодную конференцию «День Радио ЭРЕМЕКС», посвященную разрабатываемому нами комплексу [САПР электроники и микроэлектроники](#).

Мероприятие традиционно пройдет в онлайн формате, позволяя специалистам из любых регионов, работающим в сфере проектирования электроники, принять участие без отрыва от рабочего процесса. [Зарегистрироваться можно по ссылке](#).

Участников ждет насыщенная программа, центральными темами которой станут ключевые векторы развития наших программных продуктов.

Будут представлены расширенные возможности актуальной версии САПР [Delta Design 4.0](#), в том числе обновленный модуль подготовки Конструкторской Документации, система анализа целостности сигналов на печатной плате и встроенный конфигуратор слоев и переходных отверстий, а также калькулятор волнового сопротивления.

Инженер по сопровождению EDA-систем нашего ключевого партнера компании [АСКОН](#) расскажет о результатах бета-тестирования релиза Delta Design 4.0.

Отдельно будут рассмотрены функциональные возможности SPICE-симулятора [SimOne](#) и универсального редактора верификации и подготовки производственных файлов печатных плат [DeltaCAM 2.0](#). Особый акцент будет сделан на развитии САПР микроэлектроники - системы логического проектирования интегральных схем Simtera IC.

Представителям ВУЗов будет интересен доклад, посвященный применению продуктов компании ЭРЕМЕКС в учебном процессе «КНИТУ-КАИ».

О перспективах интеграции Delta Design и сторонних САПР на примере CADFlo расскажет руководитель направления инженерного анализа печатных плат и фотоники Холдинга T1.

Во время мероприятия участники смогут задать свои вопросы в чат. В конце конференции предусмотрено время для ответов на вопросы. Завершится мероприятие розыгрышем приза среди слушателей.

Программа онлайн-конференции «День Радио ЭРЕМЕКС»:

Время	Тема
11:00-11:05	Приветствие
11:05-11:20	Российские САПР электроники и микроэлектроники для отечественных операционных систем Пилкин Сергей, Генеральный директор, АО «ЭРЕМЕКС»
11:20-11:30	Обзор возможностей

редактора плат в Delta Design 4.0

Изменения и новые возможности, которые появились в редакторе печатных плат в Delta Design 4.0:

- новый интерфейс создания правил проектирования;
- правило «номинального зазора» режима топологической трассировки для улучшения целостности сигналов;
- улучшения работы с дифференциальными парами;
- новое правило для взаимного выравнивания сигналов;
- и другие.

Зырин Игорь, Старший инженер по тестированию, ЭРЕМЕКС

11:30-11:40

Обновленный модуль подготовки Конструкторской Документации в Delta Design 4.0

- модуль КД до обновления;
- изменения в Стандартах программы;
- доработка имеющихся

	<p>документов;</p> <ul style="list-style-type: none"> • описание новых документов и добавленного функционала; • концепция «КД по одной кнопке»; • планы на будущее. <p>Чекманова Анастасия, Инженер по технической поддержке, ЭРЕМЕКС</p>
11:50-12:00	<p>Результаты бета-тестирования Delta Design 4.0</p> <p>Рюмкин Александр, Инженер по сопровождению EDA-систем, АСКОН</p>
12:00-12:10	<p>Универсальный редактор верификации и подготовки производственных файлов печатных плат DeltaCAM 2.0</p> <p>Возможности коммерческой версии САМ-системы. Выпуск новой версии 2.0.</p> <p>Попов Сергей, Менеджер по продукту, ЭРЕМЕКС</p>
12:10-12:20	<p>Система логического проектирования интегральных схем Simtera IC</p> <p>Малышев Никита, Ведущий программист, ЭРЕМЕКС</p>

12:20-12:30	<p>Применение отечественного программного обеспечения в процессе подготовки кадров</p> <p>Иванов Вячеслав, Кандидат технических наук, доцент кафедры конструирования и производства радиоэлектронных средств Института радиоэлектроники и информатики РТУ МИРЭА</p>
12:30-12:40	<p>Перспективы интеграции DeltaDesign и SIMULTEC</p> <p>Кириченко Владимир Максимович, Руководитель направления инженерного анализа печатных плат и фотоники, Холдинг T1</p>
12:40-12:50	<p>Система анализа целостности сигналов на печатной плате SimPCB и встроенный калькулятор волнового сопротивления в инструмент «Конфигуратор слоев и переходных отверстий» САПР Delta Design</p> <p>Кухарук Вячеслав, Инженер по технической поддержке, ЭРЕМЕКС</p>
12:50-13:00	<p>Ответы на вопросы по всему семинару, розыгрыш приза, завершение мероприятия</p>

Дата и время проведения: 12 ноября 2024 г.; 11:00 – 13:00
(время московское).

Участие в мероприятии бесплатное, требуется предварительная регистрация [по ссылке](#).

**До встречи на онлайн-конференции «День Радио
ЭРЕМЕКС»!**