
ЭРЕМЕКС анонсирует новую версию Delta Design 3.0 на форуме «Микроэлектроника 2019» в Алуште

Компания ЭРЕМЕКС примет участие в Международном форуме «Микроэлектроника 2019», который пройдет в Алуште с 30 сентября по 5 октября 2019 г. На своем стенде ЭРЕМЕКС анонсирует новую версию САПР для разработки радиоэлектронной аппаратуры Delta Design 3.0, в которую введен ряд важных дополнений. В частности, реализованы интеграция модуля автоматической трассировки плат TopoR и дополнительный конвертер с популярной на российском рынке САПР.

Компания ЭРЕМЕКС – разработчик системы автоматизированного проектирования (САПР) радиоэлектронной аппаратуры на конструктиве печатных плат Delta Design. САПР построена на базе модульной архитектуры и объединяет различные средства автоматизированного проектирования. В основу системы заложена разработанная компанией ЭРЕМЕКС модель взаимодействия библиотек компонентов и проектов, которая используется на всех этапах разработки в единой программной среде с удобным и интуитивно понятным интерфейсом.

Функциональные возможности САПР Delta Design обеспечивают автоматизацию проектного цикла создания электронных устройств, от разработки принципиальных электрических схем, проектирования печатных плат до выпуска конструкторской и производственной документации. Система поддерживает стандарты оформления документации ГОСТ, ISO и характеризуется гибкостью в реализации индивидуальных требований к документации. За 4 года развития САПР значительно расширены базы библиотек с описанием компонентов ЭРИ, примерами проектов. Постоянно совершенствуются интеграционные возможности Delta Design: реализована интеграция с продуктами АСКОН КОМПАС-3D и ЛОЦМАН:PLM, поддерживается процесс миграции данных из других САПР электроники, в том числе из PCAD. ЭРЕМЕКС сотрудничает со

многими ВУЗами и предприятиями в области подготовки кадров, а также в сфере разностороннего тестирования и формирования требований к развитию продукта.

В качестве наглядного примера продукта, разработанного в Delta Design, на стенде будет демонстрироваться умная колонка Яндекс.Станция. Процесс проектирования печатных плат для нее проводился в топологическом редакторе Delta Design TopoR.

В рамках форума «Микроэлектроника 2019» пройдет научная конференция, которая откроется пленарным заседанием 1 октября. 2 и 3 октября работа конференции продолжится в секциях. Специалисты ЭРЕМЕКС участвуют в работе секции № 6 «Моделирование электронных компонентов и систем» и представят два доклада.

Приглашаем послушать доклады специалистов ЭРЕМЕКС:

- 2 октября – «Особенности разработки САПР для проектирования и верификации конфигурации ПЛИС»;
- 3 октября – «Российская комплексная САПР РЭА на базе печатных плат Delta Design. Результаты развития в 2018–2019 гг.».

Разработка САПР проектирования, верификации и моделирования ПЛИС (программируемая логическая интегральная схема) является сложной и многоуровневой задачей ввиду необходимости создания и поддержки обширного инструментария. Развитие такой САПР возможно лишь при тщательной и последовательной проработке всех ее модулей. В первом докладе будет рассмотрен маршрут проектирования ПЛИС, где каждый из этапов предполагает использование отдельных инструментов, например, инструментов проектирования, верификации, синтеза цифровых интегральных схем в базис библиотек стандартных ячеек и др. Также будет подробно рассмотрен каждый модуль системы цифрового моделирования Delta Design Simtera.

Приглашаем посетить стенд ЭРЕМЕКС и научную конференцию на

форуме **«Микроэлектроника 2019»**.

Дата и место проведения: 30 сентября – 5 октября 2019 г.;
Крым, г. Алушта, ул. Ленина, 2, Riviera Sunrise Resort & SPA

[Подробнее о форуме](#)