Итоги участия в форуме «Микроэлектроника 2019»



5 октября завершился V Международный форум «Микроэлектроника 2019», одно из крупных мероприятий для радиоэлектронной отрасли, которое проходило при поддержке Минпромторга России, Союза машиностроителей России, ГК «Ростех», АО «Росэлектроника» и Фонда «Сколково». Делегаты от компании ЭРЕМЕКС участвовали в работе научной конференции, представили доклады на секции N6 «Моделирование электронных компонентов и систем» и продемонстрировали в выставочной зоне форума российскую разработку – САПР для радиоэлектронной аппаратуры (РЭА) на базе печатных плат Delta Design.

Зам. директора по развитию компании ЭРЕМЕКС Евгений Корнильев выступил с докладом «Российская комплексная САПР РЭА на базе печатных плат Delta Design. Результаты развития 2018-2019». Он поделился опытом внедрения отечественной

разработки на предприятиях радиоэлектронной промышленности, представил возможности текущей версии Delta Design 2.7 и рассказал о ближайших перспективах развития.

Евгений Корнильев отметил, что число сторонников использования импортонезависимых решений растет. Компании ЭРЕМЕКС удалось наладить конструктивный диалог со многими предприятиями отрасли, которые заменяют импортные системы на отечественную разработку и одновременно являются инициатором ее совершенствования. Например, такие организации как ГосНИИАС, завод «Техприбор», ЦКБ «Геофизика», входящая в состав Роскосмос, и ряд других предприятий уже перешли на САПР Delta Design. Осуществляя техническую поддержку постоянных клиентов, компания ЭРЕМЕКС накапливает базу знаний для дальнейшей адаптации продукта под различные направления разработки микроэлектроники. Кроме этого, уже в течение пяти лет ЭРЕМЕКС ведет работу в составе консорциума «РазвИТие», и уже достигнуты определенные результаты. В настоящее время САПР Delta Design входит в состав комплексного решения для проектирования РЭА в составе отечественного PLM-решения для машиностроения и приборостроения, разрабатываемого участниками консорциума.

Вниманию слушателей секции также был представлен доклад на тему: «Особенности разработки САПР для проектирования и верификации конфигурации программируемых логических интегральных схем (ПЛИС)». В ходе выступления было отмечено, что использование программируемой логики находит все большее применение в сфере телекоммуникаций, космонавтики, в устройствах специального и гражданского назначения, и разработка кода под ПЛИС является современной востребованной тематикой. В докладе был представлен инновационный модуль САПР сквозного проектирования с возможностью отладки и верификации проектов для ПЛИС, в котором реализован синтаксический анализатор HDL-кода и формирование на его основе дерева разбора с дальнейшей компиляцией во внутренние объекты. Работы в этом направлении ведутся на базе проекта Simtera.

По результатам участия в форуме достигнуты договоренности с рядом предприятий, занимающихся разработкой ПЛИС и радиоэлектронного оборудования, о проведении тестирования системы Delta Design в режиме опытной эксплуатации.