

---

## Важные детали семинара «День Радио ЭРЕМЕКС» в Москве



**Состоявшийся 16 октября в Москве семинар «День Радио ЭРЕМЕКС» показал большой интерес разработчиков РЭА к российской САПР Delta Design. Прошедшее с аншлагом мероприятие посетили сотрудники ведущих приборостроительных предприятий, представители коммерческих организаций, сотрудники ведущих технических ВУЗов.**

Во время насыщенной программы семинара участники узнали об опыте пользователей САПР Delta Design, познакомились с деловыми презентациями и будущим функционалом Delta Design 3.0.

Ведущий разработчик компании Яндекс.Технологии Геннадий Круглов рассказал, почему для трассировки платы для умной колонки Яндекс.Станция был выбран Delta Design TopoR. Это удобство и высокая скорость процесса трассировки, которая в

---

разы выше, чем в других программах, а также обеспечение плотной компоновки платы, при которой обычно можно уложиться в меньшее количество слоев. Все это обеспечивает выгодные условия для производства и сокращение срока выхода продукции на рынок.



Владимир Соколов, главный конструктор проекта компании Glance Avionics, которая занимается разработкой и производством навигационных приборов для малой авиации, поделился опытом перехода на САПР Delta Design, обратив внимание, что время вывода продукта на рынок крайне важно. Необходимо буквально за неделю спроектировать и изготовить рабочее устройство «без права на ошибку». Поэтому в Glance Avionics трассировщик печатных плат Delta Design TopoR применяется с 2008 года. Среди преимуществ Delta Design Владимир отметил простоту перехода с других систем (в данном случае с PCAD2006), удобство работы с БД компонентов, возможность осуществлять очень качественную автоматическую трассировку практически мгновенно и оперативно выпускать документацию по ГОСТ.

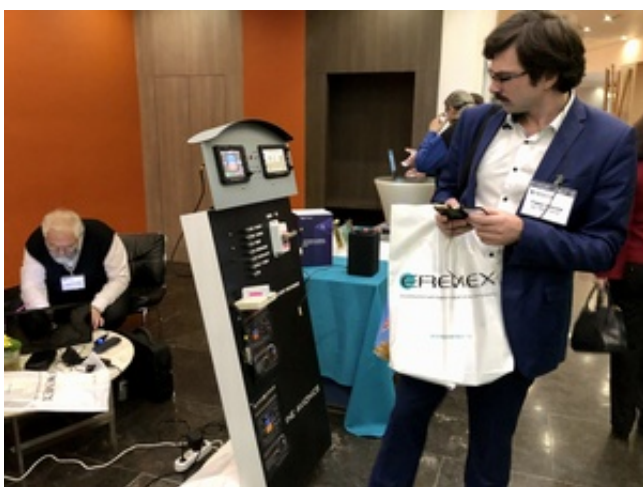
Опыт применения Delta Design поделились и другие пользователи, отметив в части преимуществ прямую связь схемы и платы, атрибутивный поиск компонентов, интуитивно понятный интерфейс, удобный инструмент создания трехмерной модели платы, простоту импортирования данных из других программ, автоматический выпуск проектной документации по ГОСТ.

Генеральный директор C3D Labs Олег Зыков рассказал об опыте сотрудничества с ЭРЕМЕКС по внедрению технологического

---

набора компонентов C3D Toolkit для организации 3D-ядра в САПР Delta Design. Это отечественные лицензионные продукты, которые при интеграции в Delta Design используются для построения 3D-модели печатной платы, работы с компонентами, 3D-визуализации, а также для обмена данными с другими САПР.

Заместитель генерального директора ЭРЕМЕКС Сергей Пилкин представил полный обзор обновлений, которые получит новая версия Delta Design 3.0.



Основной список новшеств, которые готовятся для версии 3.0:

- Полная интеграция модуля ТороR с системой;
- Расширение списка поддерживаемых систем для импорта данных;
- Работа с встроенными блоками непосредственно на основной схеме;
- Поддержка высокоскоростных плат (Hi Speed);
- Повышение удобства инструментов проектирования: выравнивание длин проводников, групп сигналов, эскизная трассировка и т.д.;
- Введение новых инструментов для выпуска конструкторской документации;
- Расширение функционала проверки платы на технологичность и другие.

Заместитель директора по развитию ЭРЕМЕКС Евгений Корнильев поделился результатами работы в 2019 году и ближайшими планами компании, а также объявил о начале действия Акции

---

«Delta Design 3.0. Ранний доступ», которая продлится до 15 декабря этого года.

[Акция](#) позволяет приобрести лицензии на Delta Design в конфигурации PCB Professional Floating со значительной скидкой – до 70% и при этом получить гарантированный переход на версию 3.0.

На практической части семинара были рассмотрены следующие темы:

- База данных ЭРИ российского и иностранного производства в формате САПР Delta Design.
- Сквозное проектирование печатных плат.
- Взаимодействие Delta Design с машиностроительными САПР.
- Интеграция ЛОЦМАН:PLM и Delta Design.
- Новые возможности в системе поведенческого моделирования и синтеза в базис библиотечных компонентов ПЛИС.