Система анализа целостности сигналов на печатной плате SimPCB. Новый инструмент SimPCB Lite

Публикуем запись докладов с семинара ЭРЕМЕКС, прошедшего в рамках выставки Экспоэлектроника 2025.
Специалист ЭРЕМЕКС Виктор Ухин рассказал о разработках в области анализа целостности сигналов - SimPCB в маршруте проектирования печатной платы САПР Delta Design и о новом продукте Sim PCB Lite

С уважением, команда Delta Design