
ЭРЕМЕКС на «Микроэлектронике 2025» — от комплексных САПР электроники до ОС реального времени и средств разработки



21—27 сентября [11-ый Российский форум «Микроэлектроника 2025»](#) объединит на площадке в Сочи ведущих представителей российской электронной промышленности.

Мероприятие ставит своими целями обсуждение насущных вопросов разработки, производства и применения отечественной электронной компонентной базы и высокоинтегрированных электронных модулей, содействие развитию отрасли и презентацию современных технологий.

ЭРЕМЕКС на протяжении последних лет является постоянным участником форума, предлагая вниманию специалистов собственные программные продукты, функционал которых постоянно развивается, отвечая актуальным потребностям российских разработчиков РЭА.

В этом году на [стенде компании № 123](#) будут представлены:

- [Delta Design Simtera IC](#)— интегрированная САПР полного цикла разработки цифровой логики: от HDL-описания до структурного представления аппаратной реализации. ПО обеспечивает функциональное моделирование, отладку и логический синтез с генерацией нетлиста для ПЛИС/СБИС;
- FX-Designer — конфигуратор экосистемы для встраиваемых решений на базе микроконтроллеров и процессоров, как единый набор разработчика для любой задачи;
- [FX-RTOS](#) — операционная система реального времени для промышленного применения;
- [Delta Design](#) — первая современная промышленно применяемая в России отечественная кроссплатформенная САПР, реализующая сквозной цикл проектирования печатных плат, на текущий момент являющаяся платформой для создания САПР других классов;
- [SimPCB](#) — система анализа целостности сигналов на печатной плате, калькулятор импеданса в конфигураторе набора слоев и переходных отверстий — подключаемый модуль САПР Delta Design;
- [DeltaCAM](#) — универсальный редактор верификации и подготовки производственных файлов, позволяющий создавать технологические заготовки печатных плат и формировать для них ЧПУ программы сверления и фрезерования.

Работающие на выставке представители ЭРЕМЕКС предоставят максимально полную информацию о последних доработках и планах по развитию соответствующих программных решений, готовы будут обсудить актуальные вопросы их применения, внедрения на предприятиях, импорта данных из зарубежных САПР и многие другие.

Экспозиция будет дополнена активным участием в [научной](#) программе форума:

- [Секция № 2 «Высокопроизводительные вычислительные](#)

[СИСТЕМЫ»](#)

Тема: Экосистема для встраиваемых решений

Докладчик: Сушков Александр, ведущий менеджер проектов

Тема: Выявление общих характеристик периферийных модулей микроконтроллеров

Докладчик: Рыбкин Сергей, начальник отдела управления проектами

- [Секция № 6 «Системы проектирования и моделирования электронных компонентов и схем»](#)

Тема: Реализация расширенных инструментов верификации дизайнов СнК в САПР микроэлектроники: анализ покрытия кода (Code Coverage), цифро-аналоговое моделирование (Verilog-AMS), моделирование с учетом временных задержек (SDF)

Докладчик: Малышев Никита, руководитель отдела САПР цифрового моделирования и синтеза

Тема: Анализ линий передачи и переходных отверстий на печатных платах и интегральных схемах на основе современного математического анализа

Докладчик: Кухарук Вячеслав, инженер по технической поддержке

Ждем Вас на выступлениях специалистов ЭРЕМЕКС и на нашем стенде № 123!