
Первая отечественная САПР электроники со сквозным циклом проектирования на выставке «ЭкспоЭлектроника -2016»

Яркой частью экспозиции станет российская компания «[Эремекс](#)», которая представит первую отечественную САПР электроники со сквозным циклом проектирования [Delta Design](#). Программная среда системы содержит все основные инструменты для организации сквозного процесса проектирования печатных плат. Процесс включает все этапы от создания базы данных радиоэлектронных компонентов до генерации файлов, используемых в производстве. В состав САПР Delta Design входит не имеющий аналогов высокопроизводительный топологический трассировщик печатных плат [Topological Router](#), который позволяет сократить в несколько раз время трассировки при повышении качественных характеристик и снижении себестоимости спроектированных в нём печатных плат. Другой компонент — SPICE-симулятор [SimOne](#), позволяющий проводить полнофункциональное SPICE-моделирование радиоэлектронных схем с применением современных алгоритмов моделирования наряду с классическими.

Также внимание посетителей привлечет встраиваемая операционная система от «Эремекс» FX RTOS, предназначенная для управления специализированными устройствами и способная работать в условиях ограниченных ресурсов (малые объемы памяти, недостаток вычислительных мощностей и т.п.) и в необслуживаемом режиме.

Место проведения выставки:

65-66 км МКАД, МВЦ Международный выставочный центр «Крокус Экспо», павильон 2, зал 8

[Посмотреть на карте](#)

Время работы экспозиции: 15-17 марта, с 10:00 до 18:00.

[Регистрация на выставку](#)

Назначить встречу: ведущий специалист Гапонова Евгения
Gaponova@eremex.com 8(495) 232-1864