
Возможности HDL-симулятора Simtera на вебинаре по продукции ЭРЕМЕКС

Слушатели познакомятся с базовыми возможностями HDL-симулятора [Simtera](#) — инструментами создания проекта, особенностями работы с ним, отладки кода и визуализации данных.

Также будет раскрыта позиция симулятора Simtera в структуре САПР [Delta Design](#).

Далее специалист перейдет к предметному рассказу о работе программы и осветит следующие темы:

- графический интерфейс Simtera;
- создание решения. Объяснение структуры «решение-проект-файл». Работа с решением: переименование, переключение, удаление;
- создания проекта. Виды проектов, уделить еще раз внимание разным видам проектов. Создание HDL проекта, переименование, удаление;
- создание VHDL-файла, переименование, удаление;
- написание первой программы в Simtera (работа в текстовом редакторе);
- отладка проекта, использование осциллографа и листа. Добавление в них переменных, пошаговая отладка;
- импорт дизайна из одного решения в другое.

[Программа вебинара](#)

Время проведения: 11:00 – 12:30 (Мск)

Участие в вебинаре бесплатное, необходима регистрация.

Для регистрации заполните [электронную форму](#) или обратитесь к организаторам:

Татьяна Терентьева

E-mail: terentyeva@expotronica.ru

Тел.: (495) 234-22-26 доб. 22408