# Вышла новая версия симулятора цифровой аппаратуры Delta Design Simtera

Технология Simtera обеспечивает моделирование совместной работы аппаратной части радиоэлектронного устройства и установленного на нем ПО, благодаря чему сохраняется целостность данных моделирования, поскольку различные процессы совместно моделируются в одной среде, а не отдельно друг от друга.

Симулятор позволяет разрабатывать модели работы различных цифровых устройств, использовать готовые сторонние модели; разрабатывать программное обеспечение, которое способно функционировать как на моделях устройств, так и на реальных системах; использовать оптимизирующие компиляторы от производителей устройств; моделировать и отлаживать работу как аппаратной части устройства, так и совместную работу аппаратной части и программного обеспечения; получать данные моделирования в процессе расчета.

В новую версию Delta Design Simtera 1.7 добавлен следующий функционал:

— поддержка языка Verilog;

— возможность использования нескольких языков в составе

проекта (Verilog и/или VHDL);

— адаптация и локализация интерфейса под русский язык;

— исправление ошибок, в том числе с отображением данных в аналоговом виде;

— поддержка операционной системы Windows 10.

Также разработчиками удалось «ускорить» систему — теперь она работает быстрее, а значит — в руках у разработчика электронного оборудования появился еще более удобный и эффективный инструмент.