



# DELTA DESIGN SIMULATOR

Версия Delta Design Simulator предназначена для разработки и моделирования электронных устройств в единой и целостной среде.

## **DELTA DESIGN SIMULATOR**

Данная версия Delta Design предназначена для формирования базы электронных компонентов и последующего создания проектов аналогового и цифрового моделирования.

### **КОМПЛЕКСНАЯ ПОДДЕРЖКА ГОСТ**

Классификация компонентов выполнена по ГОСТ 2.710, комплект поставки включает в себя большой набор условных графических обозначений (УГО), соответствующих требованиям ГОСТов (ГОСТ 2.728, ГОСТ 2.730 и т.д.) на оформление электрических схем.

### **МЕНЕДЖЕР БИБЛИОТЕК**

Ведение базы данных электронных компонентов для последующего использования в процессе проектирования.

### **СХЕМЫ ЭЛЕКТРИЧЕСКИЕ ПРИНЦИПИАЛЬНЫЕ**

Автоматизация проектирования электрических схем. Поддержка встроенных блоков.

### **АНАЛОГОВОЕ МОДЕЛИРОВАНИЕ**

Высокоэффективное аналоговое моделирование электронных устройств. Встроенная SPICE-библиотека содержит модели абстрактных (источники тока и напряжения, ключи и т.д.) и типовых компонентов (резисторы, диоды, транзисторы и т.д.), с помощью которых можно дополнить построенную схему. Поддерживается многоядерность и параллельное моделирование.

### **ЦИФРОВОЕ МОДЕЛИРОВАНИЕ**

Разработанные схемотехнические решения не нужно переделывать, требуется лишь дополнить библиотеку цифровыми моделями. Для создания своей или доработки существующей библиотеки в компонентах радиодеталей присутствует вкладка «HDL-модель», в которой производится описание логики работы компонента с точки зрения ее цифровой части. Описание происходит на высокоуровневых языках: C-подобный Verilog (SystemVerilog) или Ada-подобный (VHDL) на выбор.

### **УПРАВЛЕНИЕ ПРАВИЛАМИ**

Проверка схемы позволяет выявить наличие закорачиваний, незавершенных цепей (подключенных только к одному выводу), проконтролировать корректность соединения выводов различного типа и другие параметры.

### **КОМПЛЕКТ ПРОГРАММИСТА (SDK)**

Расширение возможностей системы и обеспечение интеграции в инфраструктуру предприятия с помощью скриптов и плагинов.

## **СОСТАВ**

### **ЕСКД**

**Менеджер библиотек**

**Схема**

**Аналоговое моделирование**

**Цифровое моделирование**

**Управление правилами**

**SDK**