



Инновационный подход к проектированию электроники

Компания Эремекс – авторитетный разработчик систем автоматизированного проектирования радиоэлектронной аппаратуры.

Сотрудники компании Эремекс более 15 лет занимаются разработкой программного обеспечения для проектирования печатных плат.

Мы предлагаем систему автоматизированного проектирования, использующую уникальные алгоритмы и инновационные подходы к решению ваших задач.

Наша цель – оптимизация сроков разработки продукции и снижение производственных издержек.

На любой стадии проекта команда Эремекс готова оказать Вам оперативную поддержку и обеспечить индивидуальный подход к решению поставленных задач.



Информация для заказа

В стоимость лицензии входит 1 год бесплатной технической поддержки, а также обновления приобретенной версии.

Стоимость продления поддержки на 1 год составляет 25% от стоимости лицензии.

По вопросам, связанным с приобретением программных продуктов, обращайтесь по контактам:

+7 (495) 232-18-64 sales@eremex.ru

Рекомендованные системные требования



PC-совместимый компьютер с многоядерным процессором



Операционная система Windows 10, 8, 7, Vista, XP



Оперативная память от 1 Гбайт



+7 (495) 232-1864



+7 (495) 234-0640



info@eremex.ru

www.eremex.ru



Инновационный подход к проектированию электроники



Моделирование электронных схем

www.eremex.ru



Высокоэффективный пакет моделирования электронных схем



Высокая скорость

До 10 раз быстрее классических SPICE-программ



Высокая точность

Повышенная точность расчетов при анализе переходных процессов за счет использования современных численных методов



Многоядерность и параллельное моделирование

Эффективная поддержка многоядерной архитектуры процессора в SimOne позволяет значительно ускорить моделирование схемы



Анализ устойчивости схемы

Уникальный вид анализа, реализованный только в SimOne



Совместимость с популярными системами схемотехнического моделирования

Поддержка различных форматов схем: SPICE3, PSPICE, LTSPICE, HSPICE.
Импорт результатов моделирования в форматах: PSPICE, LTSPICE, HSPICE



Экспорт в Matlab, Maple, Excel

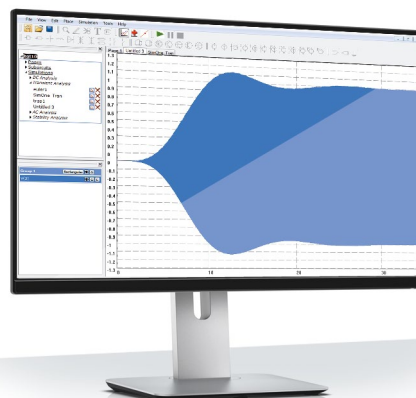


Библиотека моделей электронных компонентов

Содержит более 30 тыс. готовых моделей электронных компонентов, включая около 500 моделей отечественных производителей

Виды анализа

- Расчет рабочей точки схем (Operating point)
- Расчет статических характеристик схемы (DC sweep)
- Расчет чувствительности схемы по постоянному току (DC Sensitivity)
- Расчет гармонического режима схемы (AC Point)
- Расчет частотных характеристик (AC Sweep)
- Расчет переходных процессов (Transient)
- Расчет периодических режимов (PSS Analysis)
- Расчет устойчивости (Stability Analysis)
- Температурный анализ схемы (.Temp)
- Параметрический анализ (.Param)
- Расчет чувствительности характеристик схем (Measurements Sensitivity)
- Параметрическая оптимизация схемы (Optimizer)
- Статистический анализ схемы (Monte Carlo\Worst Case)



Анализ устойчивости схемы — Stability analysis

Уже на этапе выбора рабочей точки схемы разработчик имеет возможность определить ее работоспособность.

Пользователю предлагаются два независимых способа: на основе расчета собственных частот схемы и на основе критерия Михайлова. Результат анализа – вывод об устойчивости схемы, построение годографа Михайлова, вывод таблицы собственных частот схемы.

Пользователь также имеет возможность построить график годографа Михайлова в заданном произвольном диапазоне и принять решение об устойчивости схемы самостоятельно.

Поддержка многоядерности

Параллельный запуск различных вариантов анализа схемы, например, таких как частотный, температурный, параметрический, расчет функций передачи по постоянному току проводятся с использованием многоядерной архитектуры процессора. Кроме того, запуск любого вида расчета позволяет пользователю продолжать работу со схемой и проводить параллельное моделирование.

Оригинальные вычислительные технологии

- Оригинальные алгоритмы декомпозиции матриц
- Модификация стандартного алгоритма SPICE Sparse 1.3
- Модификации перспективных BBDF-и KLU-алгоритмов
- Алгоритмы ускоренной работы с декомпозированными матрицами
- Применение технологий параллельных вычислений при декомпозиции матрицы